



UNIVERSIDADE FEDERAL DE CAMPINA GRANDE – UFPG
CENTRO DE ENGENHARIA ELÉTRICA E INFORMÁTICA
DEPARTAMENTO DE ENGENHARIA ELÉTRICA

SELEÇÃO SIMPLIFICADA PARA PROFESSOR SUBSTITUTO DO DEE

Área Engenharia Elétrica: Eletrotécnica

CALENDÁRIO DAS PROVAS E ORIENTAÇÕES ESPECÍFICAS

Etapa	Responsável	Data	Local	Horário
Sorteio do ponto	Comissão de Seleção	09 de maio de 2017	Auditório do Bloco CG	08h00min
Prova Didática	Comissão de Seleção	10 de maio de 2017	Auditório do Bloco C	08h00min
Exame de Títulos	Comissão de Seleção	11 de maio de 2017	Sala de Reuniões da Coord. Administrativa Bloco CG	A partir das 08h00min
Resultado	Comissão de Seleção	12 de maio de 2017	Quadro de avisos da Secretaria da UAEE-Bloco CG	A partir das 16h00min

- **HORÁRIO E LOCAL:** De acordo com o cronograma que consta do Edital, as atividades do Processo Seletivo terão início, pontualmente, às 08h00min do dia 09 de maio de 2017 (terça-feira). Todas as atividades relativas à prova **didática** serão realizadas no Auditório do Bloco CG - Departamento de Engenharia Elétrica - Bloco CG.
- **PONTUALIDADE:** Os candidatos deverão estar no local da prova, impreterivelmente **15 minutos antes** do horário marcado para o **início das atividades**.
- **DOCUMENTO DE IDENTIFICAÇÃO:** Carteira de Identidade.
- **MATERIAL PERMITIDO para a prova didática:** CD ROM ou Pen Drive (se for utilizado o projetor multimídia).
- **MATERIAIS/EQUIPAMENTOS DISPONÍVEIS PARA A PROVA DIDÁTICA:**
 - a) Quadro branco e lápis para quadro branco;
 - b) Apontador laser;
 - c) Computador, conectado a um projetor multimídia, com a seguinte **configuração:** Microcomputador com processador Pentium Dual Core, 2 GB de memória RAM, disco rígido de 320 GB, leitor de CD/DVD.
- **Softwares instalados:**
 - Ubuntu 12.04 LTS
 - LibreOffice 3
 - Adobe Acrobat Reader IX



UNIVERSIDADE FEDERAL DE CAMPINA GRANDE – UFCCG
CENTRO DE ENGENHARIA ELÉTRICA E INFORMÁTICA
DEPARTAMENTO DE ENGENHARIA ELÉTRICA

RECOMENDAÇÃO: Recomenda-se a utilização de fontes (tipos de letras) **Arial** ou **Times New Roman** na edição dos documentos que, eventualmente, poderão ser utilizados na prova didática, bem como que **os arquivos contendo estes documentos estejam em formato pdf.**

PROVA DIDÁTICA

- a) O sorteio do ponto para a prova didática será realizado às 08h00min do dia 09 de maio de 2017 (terça-feira), no Auditório do Bloco CG - Departamento de Engenharia Elétrica - Bloco CG, e deverá contar com a presença de todos os candidatos inscritos;
- b) Será sorteado um único ponto para a prova didática, dentre os pontos que compõem o programa do processo seletivo (entregue ao candidato no ato da inscrição – Anexo II do Edital);
- c) O sorteio dos nomes dos candidatos para determinar a ordem de chamada para a realização das provas didáticas será realizado às 07h30min do dia 10 de maio de 2017 (quarta-feira), no Auditório do Bloco CG - Departamento de Engenharia Elétrica - Bloco CG, e deverá contar com a presença de todos os candidatos inscritos, razão pela qual não será permitida impontualidade por parte dos candidatos. Neste momento, todos os candidatos deverão entregar cópia do plano de aula a todos os membros da Comissão, bem como os arquivos eletrônicos que possivelmente serão utilizados nas apresentações;
- d) A prova didática será realizada no dia 10 de maio de 2017 (quarta-feira), a partir das 08h00min, no Auditório do Bloco CG - Departamento de Engenharia Elétrica - Bloco CG;

HORÁRIO ESPECÍFICO PARA REALIZAÇÃO DA PROVA DIDÁTICA
(obedecendo a ordem do sorteio dos nomes dos candidatos)

CANDIDATO	DATA	HORA DO INÍCIO	HORA DO TÉRMINO	LOCAL
1º Candidato sorteado	10/05/2017	08h00min	08h50min	Auditório do Bloco CG Departamento de Engenharia Elétrica Bloco CG
2º Candidato sorteado	10/05/2017	09h00min	09h50min	
3º Candidato sorteado	10/05/2017	10h00min	10h50min	
4º Candidato sorteado	10/05/2017	11h00min	11h50min	
5º Candidato sorteado	10/05/2017	12h00min	12h50min	

- e) A prova didática terá duração de **50min.** É vedado aos candidatos assistirem à prova didática dos demais;



UNIVERSIDADE FEDERAL DE CAMPINA GRANDE – UFPG
CENTRO DE ENGENHARIA ELÉTRICA E INFORMÁTICA
DEPARTAMENTO DE ENGENHARIA ELÉTRICA

- f) O resultado da prova didática será divulgado no quadro de avisos da Coordenadoria Administrativa do DEE, localizado em frente à Secretaria do DEE (Bloco CG), tão logo a Comissão Examinadora conclua os trabalhos de avaliação.

EXAME DE TÍTULOS

- a) O Exame de Títulos somente será realizado para os candidatos aprovados na prova didática. Os candidatos aprovados na prova didática **terão o prazo de duas horas após a divulgação do resultado da prova didática** para apresentar o *Currículo Vitae* ou *Currículo Lattes* documentado. Caso o resultado da prova didática seja divulgado após às 16h00min, o prazo para apresentação do *Currículo Vitae* ou *Currículo Lattes* documentado será das 08h00 às 10h00 do dia subsequente.

Prof. Karcius Marcelus Colaço Dantas
Presidente da Comissão de Seleção